# Zad. 2 Badanie translatora kodu (4 pkt)

|  |
| --- |
| Rys. 1 Tabela prawdy układu translatora kodu    *(wstaw obraz tabeli prawdy dla projektowanego układu)* |
| Rys. 2 Tablice Karnaught’a i równania wyjścia dla translatora kodu    *(wstaw obraz tablic Karnaught’a i równań wyjścia dla projektowanego układu)* |
| Rys. 3 Schemat układu translatora    *(wstaw obraz/screenshot schematu translatora kodu z aplikacji Multisim)* |
| Rys. 4 Przebiegi czasowe układu translatora    *(wstaw obraz/screenshot z aplikacji Multisim przedstawiający* ***PEŁNE*** *przebiegi czasowe układu translatora)* |